

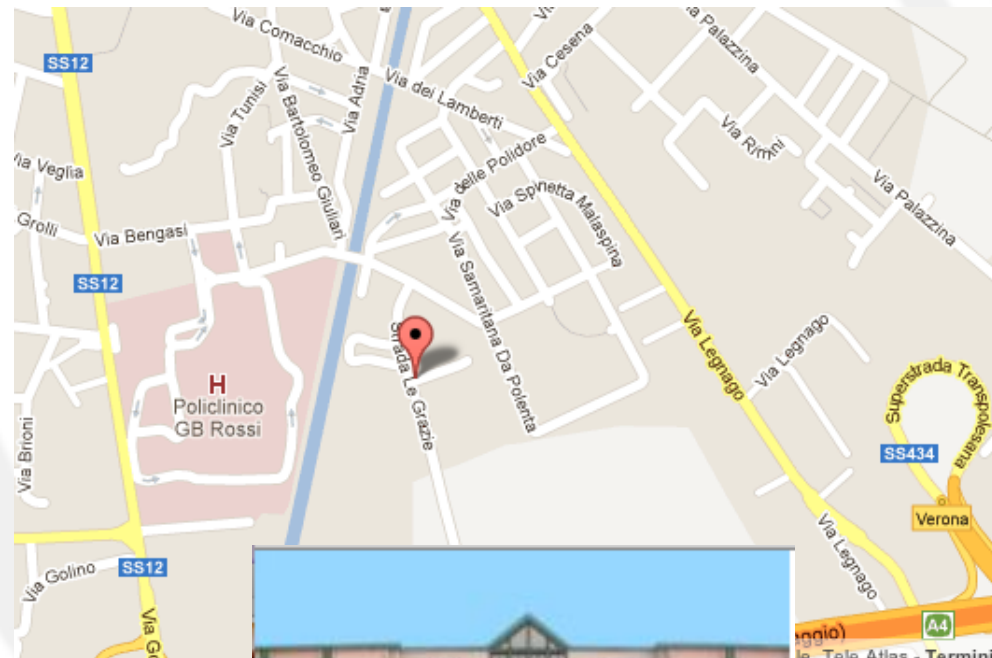
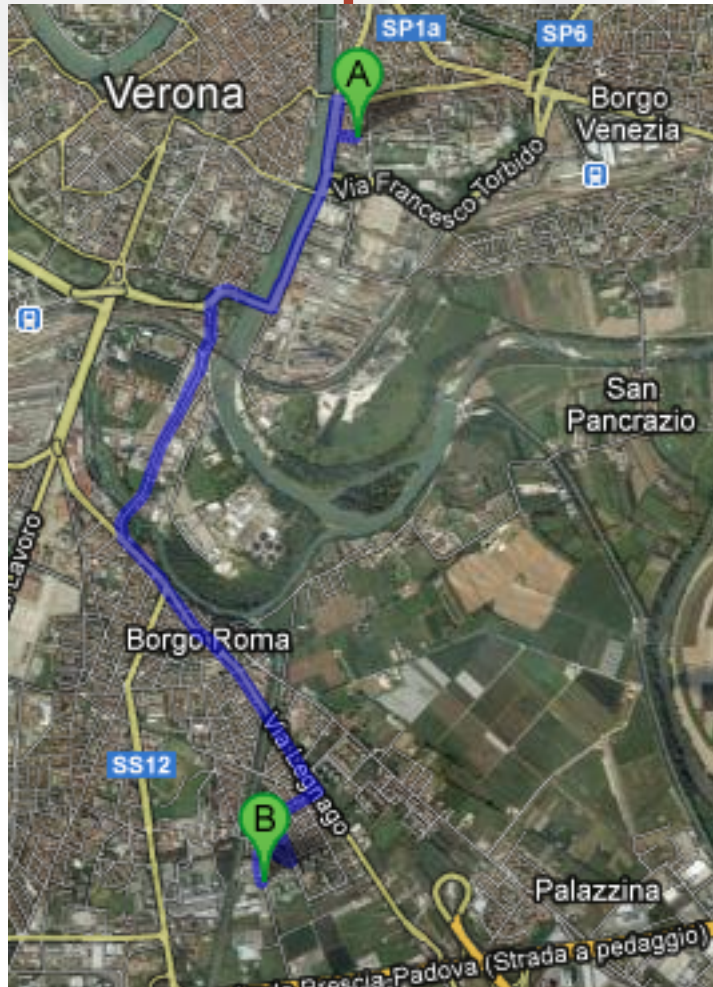
# TANDEM: Sistemi embedded

Introduzione al corso

# Docente

- **Graziano Pravadelli**
  - Tel.: 045 8027081
  - Email: [graziano.pravadelli@univr.it](mailto:graziano.pravadelli@univr.it)
  - Ricevimento: su appuntamento
    - Dipartimento di Informatica  
Strada le Grazie 15 (Borgo Roma)  
Ca Vignal 2, primo piano, stanza 1.51

# Dipartimento di Informatica



# Calendario delle lezioni

## Gruppo 1

- 02/02/16 14:30-17:30
- 19/02/16 14:30-17:30
- 26/02/16 14:30-17:30
- 04/03/16 14:30-17:30
- 11/03/16 14:30-17:30

## Gruppo 2

- 16/02/16 14:30-17:30
- 23/02/16 14:30-17:30
- 01/03/16 14:30-17:30
- 08/03/16 14:30-17:30
- 22/03/16 14:30-17:30

- Lezioni scuola capofila (ITIS Ferraris, Verona)
  - Prof. Mario Perbellini
    - 31/03/16 14:30-16:30
    - 07/04/16 14:30-16:30

# Materiale didattico

- Dispense sul sito del TANDEM
- Materiale online sul sito di mbed
  - <http://developer.mbed.org>

# Modalità d'esame

- Realizzazione progetto e orale
  - Appelli
    - 1° appello: 12/04/16 14:30 lab. Ciberfisico
    - Altro appello, eventualmente da concordare
- Il superamento da diritto a 3CFU

# Programma

- Introduzione ai sistemi embedded
- Introduzione alla piattaforma mbed
  - Il microcontrollore NXP LPC17680
  - Il kit dei componenti
  - L'ambiente di progettazione
    - Le API per la programmazione di dispositivi mbed
    - La programmazione delle componenti digitali
    - La programmazione delle componenti analogiche
    - L'interazione tra piattaforma mbed e terminale
- Esempi ed esercizi